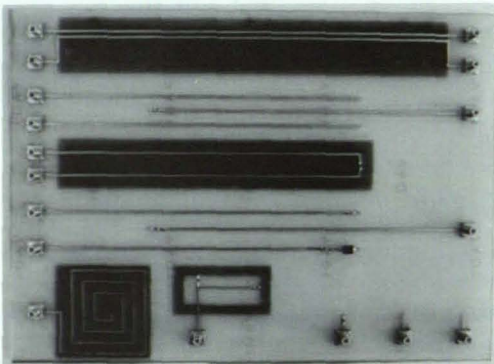
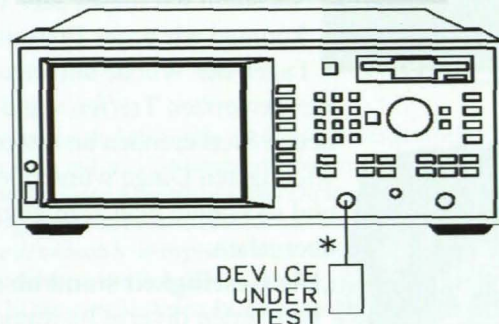


„Messung und Simulation mit FDTD und FEM von Micro-Strips gekoppelt mit Netzwerken“

Micro-Strips, welche zum Teil mit Netzwerkelementen (Surface Mounted Devices (SMD)) gekoppelt sind, auf einem Printed Circuit Board (PCB) sollen mit einem Network Analyser gemessen werden.

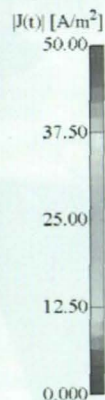


Testboard (PCB)

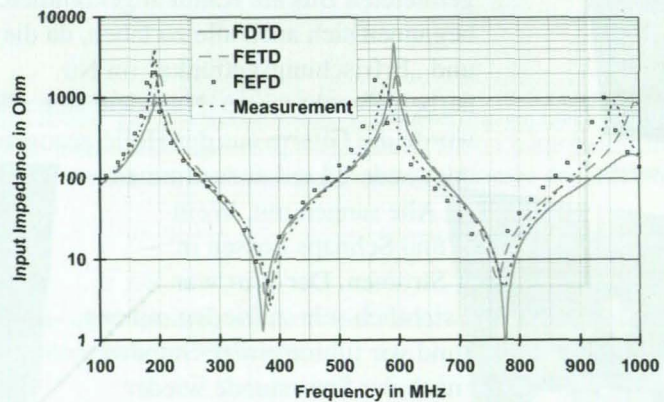


Network Analyser

Die Messergebnisse sollen durch Simulation mit der Finite Difference Time Domain (FDTD) Methode und der Finite Element Time Domain (FETD) Methode überprüft werden.



Stromdichte einer Micro-Strip-Schleife



Eingangsimpedanz der Micro-Strip-Schleife

Ort: IGTE, Infineon Villach

Beginn: sofort

Zeitraumen: 6 Monate

Bezahlung: Seitens Infineon in Aussicht gestellt

Kontakt:

IGTE:

Dr. Karl Hollaus, karl.hollaus@TUGraz.at

Prof. Kurt Preis, kurt.preis@TUGraz.at

<http://www-igte.tu-graz.ac.at/>

Infineon Villach: DI Peter Caldera, peter.caldera@infineon.com



Bringen Sie
der Technik
das LEBEN bei.

Diplomarbeit

Elektrotechnik

Nachrichtentechnik

WIR ENTWICKELN TECHNIK, die das Leben leichter macht. Noch Fragen? Gut. Denn genau die sind Ihr erster Schritt in Richtung Zukunft.

Als Diplomand lernen Sie in unseren internationalen Teams, daraus Antworten für die Halbleitertechnologien von übermorgen abzuleiten. Und genau diese Antworten bilden die Basis für weltverändernde Entwicklungen in den Bereichen drahtgebundene und mobile Kommunikation, Sicherheitssysteme und Chipkarten, Automobil- und Industrieelektronik sowie Speicherbauelemente.

CLEVER UND NEUGIERIG auf die High-Tech-Spitze?

Messung und Simulation mit FDTD und FEM von Micro-Strips gekoppelt mit Netzwerken

Beschreibung

Micro-Strips, welche zum Teil mit Netzwerkelementen (Surface Mounted Devices (SMD)) gekoppelt sind, auf einem Printed Circuit Board (PCB) sollen mit einem Network Analyser gemessen werden.

Die Messergebnisse sollen durch Simulation mit der Finite Difference Time Domain (FDTD) Methode und der Finite Element Time Domain (FETD) Methode überprüft werden.

Funktionsbereich Product Design/Development

Benötigte Qualifikation Studium Elektrotechnik oder Nachrichtentechnik

Erforderliche Sprachkenntnisse Englisch

Benötigte Erfahrungen Interesse an Labortätigkeiten, optimal wären Erfahrungen in der Mess- und Prüftechnik

Standort Villach, Austria

Beginn ab sofort Dauer 6 Monate

Bewerben Sie sich bitte auf unser Homepage www.infineon.com/career
Sie finden diese Stellenausschreibung unter dem Jobcode MI-4731

Ansprechpartner:

Personalwesen:
Infineon Technologies Austria AG
Marion Henle
+43 51 777 2404

Fachabteilung
IFAT DCV COM MSD SD
DI Peter Caldera
+43 51 777 6346

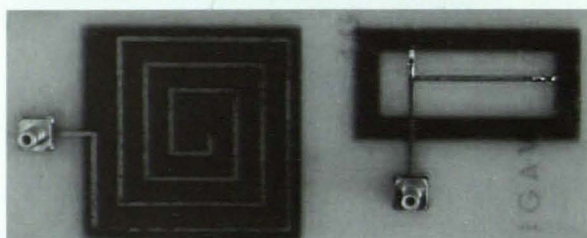
www.infineon.com



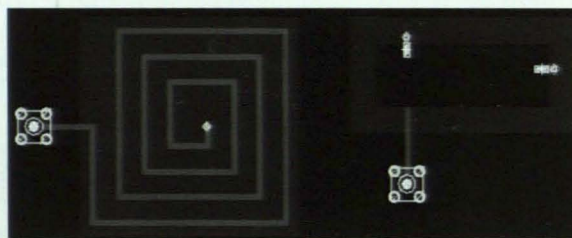
Never stop thinking.

„Interface zwischen einem CAD Programm für PCB und dem Präprozessor des FEM Programms EleFAnT3D“

Es soll eine Schnittstelle zwischen einem Computer Aided Design (CAD) Programm zum Entwurf von Printed Circuit Boards (PCB) und dem Präprozessor des finiten Elemente Programms EleFAnT3D erstellt werden. Dazu ist das CAD Output-File zu importieren, die Daten entsprechend zu modifizieren und das Input-File für den Präprozessor zu erstellen. Die Schnittstelle soll im Stande sein die Eindringtiefe in leitenden Medien, die Anregung des Problems, einen fernen Rand, etc. automatisch zu berücksichtigen.

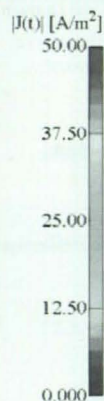


Micro-Strips mit Netzwerkelementen auf PCB

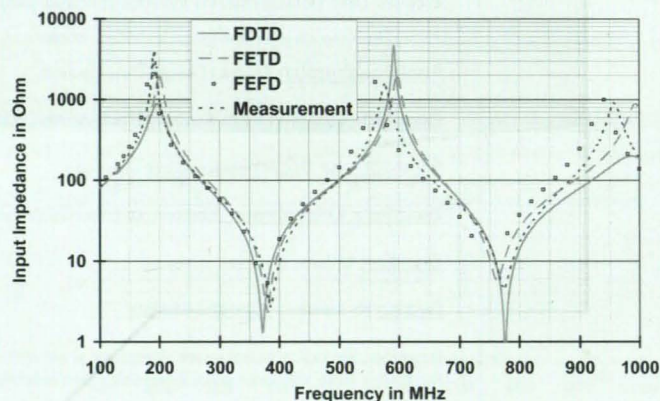


Layout von Micro-Strips mit Netzwerkelementen

Die Funktionsfähigkeit der implementierten Schnittstelle soll anhand eines Benchmarks, d.h. durch Vergleich von Messungen mit Ergebnissen einer Simulation des elektromagnetischen Feldes unter Verwendung der Schnittstelle, demonstriert werden.



Stromdichte einer Micro-Strip-Schleife



Eingangsimpedanz der Micro-Strip-Schleife

Ort: IGTE, Infineon Villach

Beginn: sofort

Zeitraumen: 6 Monate

Bezahlung: Seitens Infineon in Aussicht gestellt

Kontakt:

IGTE:

Dr. Karl Hollaus, karl.hollaus@TUGraz.at

Prof. Kurt Preis, kurt.preis@TUGraz.at

<http://www-igte.tu-graz.ac.at/>

Infineon Villach:

DI Peter Caldera, peter.caldera@infineon.com



Bringen Sie
die Technik
das LEBEN bei.

Diplomarbeit

Elektrotechnik

Nachrichtentechnik

Informatik

WIR ENTWICKELN TECHNIK, die das Leben leichter macht. Noch Fragen? Gut. Denn genau die sind Ihr erster Schritt in Richtung Zukunft.

Als Diplomand lernen Sie in unseren internationalen Teams, daraus Antworten für die Halbleitertechnologien von übermorgen abzuleiten. Und genau diese Antworten bilden die Basis für weltverändernde Entwicklungen in den Bereichen drahtgebundene und mobile Kommunikation, Sicherheitssysteme und Chipkarten, Automobil- und Industrieelektronik sowie Speicherbauelemente.

CLEVER UND NEUGIERIG auf die High-Tech-Spitze?

„Interface zwischen einem CAD Programm für PCB und dem Präprozessor des FEM Programms EleFAnT3D“

Beschreibung

Es soll eine Schnittstelle zwischen einem Computer Aided Design (CAD) Programm zum Entwurf von Printed Circuit Boards (PCB) und dem Präprozessor des finiten Elemente Programms EleFAnT3D erstellt werden. Dazu ist das CAD Output-File zu importieren, die Daten entsprechend zu modifizieren und das Input-File für den Präprozessor zu erstellen. Die Schnittstelle soll im Stande sein die Eindringtiefe in leitenden Medien, die Anregung des Problems, einen fernen Rand, etc. automatisch zu berücksichtigen.

Die Funktionsfähigkeit der implementierten Schnittstelle soll anhand eines Benchmarks, d.h. durch Vergleich von Messungen mit Ergebnissen einer Simulation des elektromagnetischen Feldes unter Verwendung der Schnittstelle, demonstriert werden.

Funktionsbereich Product Design/Development

Benötigte Qualifikation Studium Elektrotechnik, Nachrichtentechnik oder Informatik

Erforderliche Sprachkenntnisse Englisch

Benötigte Erfahrungen C, C++, Programmierkenntnisse

Standort Villach, Austria

Beginn ab sofort Dauer 6 Monate

Bewerben Sie sich bitte auf unser Homepage www.infineon.com/career
Sie finden diese Stellenausschreibung unter dem Jobcode MI-4732

Ansprechpartner:

Personalwesen:
Infineon Technologies Austria AG
Marion Henle
+43 51 777 2404

Fachabteilung
IFAT DCV COM MSD SD
DI Peter Caldera
+43 51 777 6346

www.infineon.com



Never stop thinking.